

# Amtliche Mitteilung

31. Jahrgang, Nr. 58



14. September 2010

Seite 1 von 3

## Inhalt

- **4. Änderung der Studienordnung für den konsekutiven Master-Studiengang Technische Informatik - Embedded Systems des Fachbereichs VI Informatik und Medien der Beuth Hochschule für Technik Berlin**

**vom 22. 06. 2010**



**4. Änderung der Studienordnung  
für den konsekutiven Master-Studiengang  
Technische Informatik - Embedded Systems  
des Fachbereichs VI  
Informatik und Medien  
der Beuth Hochschule für Technik Berlin**

**vom 22. 06. 2010**

Gemäß § 71 Abs. 1, Satz 1 des Berliner Hochschulgesetzes (BerlHG) in der Fassung vom 13. 02. 2003 (GVBl. S. 82), zuletzt geändert durch Gesetz vom 19. 03. 2009 (GVBl. S. 70), ändert der Fachbereichsrat des Fachbereichs Informatik und Medien die Studienordnung für den Master-Studiengang Technische Informatik - Embedded Systems vom 25. 01. 2005 (A.M. 89/2005) zuletzt geändert am 4. 12. 2007 (A.M. 15/2008) wie folgt:

1. §6 Abs. 1 wird durch folgende Formulierung ersetzt:  
„Die Aufnahme erfolgt zu jedem Semester. Die Struktur des Studiums ist so angelegt, dass jedes Modul einmal jährlich angeboten wird. Bei Aufnahme des Studiums zum Sommersemester sind die Module des 1. Semesters, bei Aufnahme des Studiums zum Wintersemester die Module des 2. Semesters im ersten Fachsemester zu studieren.“
2. In der Anlage 1 (Studienplan) werden die Modulkurzbezeichnungen entfernt. Der Studienplan wird in der geänderten Form veröffentlicht.
3. Vorstehende Änderung wird in den Amtlichen Mitteilungen der Beuth Hochschule für Technik Berlin veröffentlicht und tritt zum Sommersemester 2011 in Kraft

Herausgeber: Präsident der Beuth Hochschule

Redaktion: Leiter Studienverwaltung

Luxemburger Straße 10 | 13353 Berlin

Presse- und Informationsstelle

E-Mail: [presse@beuth-hochschule.de](mailto:presse@beuth-hochschule.de)

Tel. (030) 45 04 – 23 14 | Fax (030) 45 04 – 23 89



## Anlage 1 zur 4. Änderung der Studienordnung Master Technische Informatik

### Studienplan

Modulname	Studienplansemester									P / WP	FB
	1				2			3			
	SU SWS	Ü SWS	S SWS	Cr	SU SWS	Ü SWS	Cr	S SWS	Cr.		
Maschinelles Sehen	2	2		5						P	VI
Schneller Regler-Prototypen-Entwurf	2	2		5						P	VI
Entwurf eingebetteter Systeme	2	2		5						p	VI
Netzwerk-Programmierung			2	5						P	VI
Vertiefung Echtzeitsysteme	2	2		5						P	VI
Allgemeinwissenschaftliches Modul	2	2		5						WP	I
Computational Engineering					2	2	5			P	II
Modell-basierter Entwurf					2	2	5			P	VI
Konfigurierbare eingebettete Systeme					2	2	5			P	VI
Autonome mobile Systeme					2	2	5			P	VI
Anforderungsmanagement					2	2	5			P	VI
Wahlpflichtmodul					2	2	5			WP	VI
Masterarbeit mit integriertem Kolloquium								1	25	P	VI
Mündliche Prüfung									5	P	VI
Summe	10	10	2	30	12	12	30	1	30		

#### Bedeutung der Abkürzungen:

SWS	Semesterwochenstunden
SU	seminaristischer Unterricht
Ü	Übung
P	Pflichtmodul
WP	Wahlpflichtmodul
Cr	Credits
FB	für die Durchführung des Moduls zuständiger Fachbereich

#### Wahlpflichtmodule WP

Modulname	SU SWS	Ü SWS	Cr	FB
Vertiefung Regelungstechnik	2	2	5	VI
Modul mit aktuellen Inhalten zu Embedded Systems	2	2	5	VI