

Technische Fachhochschule Berlin
University of Applied Sciences

Amtliche Mitteilungen

26. Jahrgang, Nr. 90

Seite 1

26. September 2005

INHALT

Prüfungsordnung für den konsekutiven
Master-Studiengang Embedded Systems
des Fachbereichs VI der Technischen
Fachhochschule Berlin

Seite 2

Herausgeber: Der Präsident der TFH Berlin; Presse- und Informationsstelle
Lütticher Straße 37, 13353 Berlin
Redaktion: Leiter der Studienverwaltung
Druck: Copy-Center der TFH Berlin

**Prüfungsordnung für den konsekutiven Master-Studiengang
Embedded Systems
des Fachbereichs VI Informatik und Medien
der Technischen Fachhochschule Berlin**

vom 25.01.2005

Gemäß § 71 Abs. 1, Satz 1, Nr. 1 des Berliner Hochschulgesetzes (BerlHG) in der Fassung vom 13.02.2003 (GVBl. S. 82), zuletzt geändert durch Gesetz vom 2.12.2004 (GVBl. S. 484), erlässt der Fachbereichsrat des Fachbereichs VI die folgende Prüfungsordnung für den konsekutiven Master-Studiengang Embedded Systems.^{*)}

Übersicht

- § 1 Geltungsbereich
- § 2 Geltung von Rahmenordnungen
- § 3 Prüfungssprache
- § 4 Modulnote
- § 5 Master-Arbeit
- § 6 Abschluss
- § 7 Akademischer Grad
- § 8 Master-Zeugnis, Master-Urkunde und Diploma Supplement
- § 9 In-Kraft-Treten

§ 1 Geltungsbereich

Diese Ordnung gilt für Studierende, die ihr Studium im konsekutiven Master-Studiengang Embedded Systems nach dem In-Kraft-Treten dieser Ordnung beginnen.

§ 2 Geltung von Rahmenordnungen

Die Rahmenprüfungsordnung der TFH Berlin (RPO III) ist in der jeweils geltenden Fassung Bestandteil dieser Ordnung, soweit die Eigenart des Studienganges nicht die in dieser Ordnung und in den zugehörigen Anlagen festgelegten Abweichungen erfordert.

§ 3 Prüfungssprache

- (1) Prüfungen können in englischer Sprache durchgeführt werden, wenn das Modul überwiegend oder vollständig in englischer Sprache durchgeführt wurde (s. Modulbeschreibung, Anhang zur Studienordnung).
- (2) Die schriftlichen Ausarbeitungen und Präsentationen oder die Master-Arbeit können in englischer Sprache erfolgen, wenn Prüflinge und Prüfer/innen dies vereinbaren.

^{*)} Bestätigt von der Senatsverwaltung für Wissenschaft, Forschung und Kultur am 14.7.2005

§ 4 Modulnote

- (1) Grundlage für die Festsetzung der Modulnote ist die jeweilige Modulbeschreibung.
- (2) Sämtliche Leistungsnachweise erfolgen studienbegleitend.

§ 5 Abschluss-Arbeit

- (1) Die Abschluss-Arbeit ist im letzten Fachsemester anzufertigen und stellt ein Modul mit 25 Credits dar. Die Abschluss-Arbeit hat eine zeitliche Dauer von mindestens 3 Monaten.
- (2) Voraussetzung für die Zulassung zur Abschluss-Arbeit sind 55 Credits und ggf. die Leistungen gemäß § 4, Abs. 2. StO Master Embedded Systems.
- (3) Während der Bearbeitungszeit hat der/die Studierende Anspruch auf eine angemessene Betreuung. Der/die Studierende hat die betreuende Lehrkraft über den Fortgang der Arbeit zu informieren.

§ 6 Mündliche Abschluss-Prüfung

- (1) Die mündliche Abschlussprüfung (Kolloquium) stellt ein Modul mit 5 Credits dar.
- (2) Die mündliche Abschlussprüfung wird entsprechend der geltenden RPO III durchgeführt.

§ 7 Abschluss

Die Abschlussbeurteilung (Gesamtprädikat) ergibt sich als mit den zugehörigen Credits gewichtetes Mittel (gewichtete Durchschnittsnote) aus den Modulnoten, das auf zwei Stellen nach dem Komma durch Streichen der nachfolgenden Stellen gerundet wird.

§ 8 Akademischer Grad

Mit dem erfolgreichen Abschluss des Studiums wird der berufsqualifizierende akademische Grad

“Master of Engineering“
“M.Eng.”

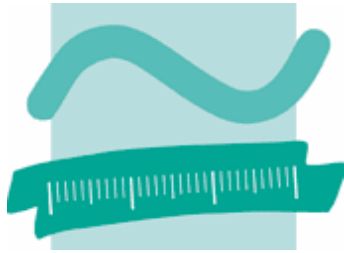
verliehen.

§ 9 Master-Zeugnis, Master-Urkunde und Diploma Supplement

Über das Gesamtprädikat und die Einzelnoten aller Module erhält die/der Studierende ein Master-Zeugnis entsprechend dem Muster nach Anlage 1 und 2, eine Master-Urkunde zur Beurkundung der Verleihung des Master-Grades entsprechend dem Muster nach Anlage 3 und ein Diploma Supplement in englischer Sprache, das eine detaillierte Beschreibung der in diesem Studiengang erworbenen Qualifikationen enthält. Alle Dokumente tragen das Datum des Tages, an dem die letzte Prüfungsleistung erbracht wurde. Die Muster nach Anlage 1 bis 3 sind Bestandteil dieser Ordnung.

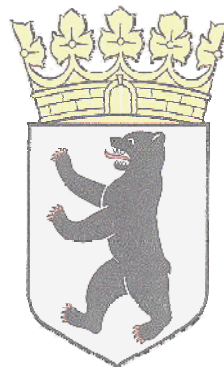
§ 10 In-Kraft-Treten

Diese Ordnung tritt am Tage nach der Veröffentlichung in den Amtlichen Mitteilungen der TFH Berlin in Kraft.



TECHNISCHE FACHHOCHSCHULE BERLIN
University of Applied Sciences

Master-Zeugnis





TECHNISCHE FACHHOCHSCHULE BERLIN
University of Applied Sciences

Herr / Frau _____

geboren am _____ in _____

hat die Master-Prüfung an der Technischen Fachhochschule Berlin

im Studiengang **Embedded Systems**

des Fachbereichs Informatik und Medien mit dem

Gesamtprädikat _____ bestanden.

Relative Note nach der ECTS-Bewertungsskala: _____

ECTS: European Credit Transfer System
A: die 10 % Besten des Abschlussjahrgangs
B: die nächsten 25 %
C: die nächsten 30 %
D: die nächsten 25 %
E: die nächsten 10 %

Anlage 1 zur PrO Master Embedded Systems

Seite 3

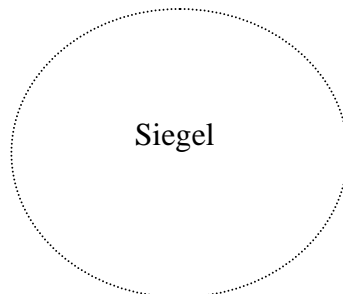
Die Leistungen in den Modulen werden wie folgt beurteilt:

	ECTS-CP
Maschinelles Sehen _____	5
Schneller Prototypen-Entwurf _____	5
Entwurf eingebetteter Systeme _____	5
Netzwerkprogrammierung _____	5
Vertiefung Echtzeitsysteme _____	5
Allgemeinwissenschaftliches Ergänzungsfach _____	5
Modellbasierter Entwurf _____	5
Vertiefung Regelungstechnik _____	5
Autonome mobile Systeme _____	5
Anforderungsmanagement _____	5
Computational Engineering _____	5
<i>Wahlpflichtmodul</i> _____	5

Thema der Abschlussarbeit: _____

Beurteilung der Abschlussarbeit: _____

Beurteilung der mündlichen Abschluss-Prüfung: _____

BERLIN, DATUM**DEKAN / DEKANIN**

ECTS-CP:

Mögliche Leistungsbeurteilungen:

Mögliche Gesamtprädikate:

Credit Points (Leistungspunkte) nach dem ECTS-System

sehr gut, gut, befriedigend, ausreichend

sehr gut mit Auszeichnung, sehr gut, gut, befriedigend, ausreichend



TECHNISCHE FACHHOCHSCHULE BERLIN
University of Applied Sciences

Academic Record

Ms/Mr Anton Mustermann

born on *February 20th, 1978 in Berlin*

has successfully completed the Master study course

Embedded Systems

**at the University of Applied Sciences – Technische Fachhochschule
Berlin**

with the overall grade of

Prädikat

This grade is equivalent to the ECTS grade*: *ECTS Note*

Department VI
Computer Science and Media

Anlage 2 zur PrO Master Embedded Systems

Seite 2

Academic Record
for Ms/Mr Anton Mustermann, born on February 20th, 1975 in Berlin

Listed below are the grades earned in the modules:

	ECTS-CP
Machine Vision	5
Rapid Prototyping	5
Embedded Systems Design	5
Network Computing	5
Advanced Real Time Systems	5
Systems Safety and Reliability	5
Model Based Design	5
Advanced Control Systems	5
Autonomous Mobile Systems	5
Requirements Engineering	5
Computational Engineering	5
<i>Optional Module</i>	5
Master Thesis	25
Collquium	5

Title of Master Thesis:

Berlin, Datum

Seal

The Dean

Possible grades for individual components: very good, good, satisfactory, sufficient,
Possible overall grade: very good with distinction, very good, good, satisfactory, sufficient

Anlage 3 zur PrO Master Embedded Systems



TECHNISCHE FACHHOCHSCHULE BERLIN
University of Applied Sciences

DIE TECHNISCHE FACHHOCHSCHULE BERLIN
VERLEIHT MIT DIESER URKUNDE

FRAU ERIKA MUSTERMANN

GEBOREN AM 11.11.1992 IN MUSTERHAUSEN

DEN AKADEMISCHEN GRAD

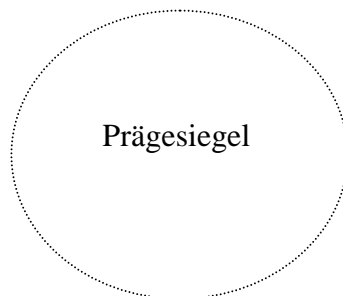
**MASTER OF ENGINEERING
(M.ENG.)**

IM MASTER-STUDIENGANG

EMBEDDED SYSTEMS

DES FACHBEREICHS INFORMATIK UND MEDIEN

BERLIN



PRÄSIDENT